

(19) 世界知的所有権機関
国際事務局



543173

(43) 国際公開日
2005 年 5 月 6 日 (06.05.2005)

PCT

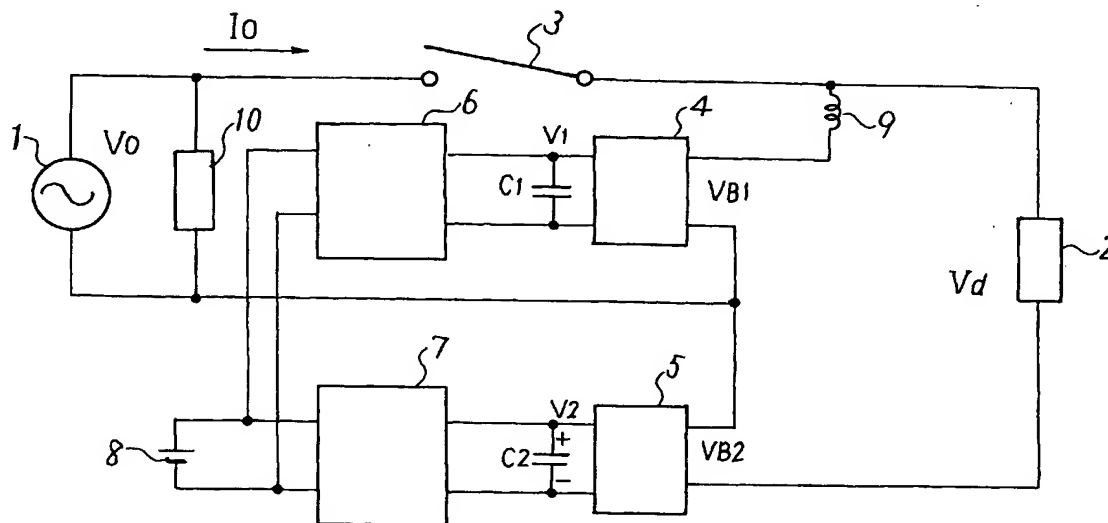
(10) 国際公開番号
WO 2005/041384 A1

- (51) 国際特許分類: H02J 9/06
- (21) 国際出願番号: PCT/JP2004/015851
- (22) 国際出願日: 2004 年 10 月 26 日 (26.10.2004)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2003-366077
2003 年 10 月 27 日 (27.10.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 三菱電機株式会社 (MITSUBISHI DENKI KABUSHIKI KAISHA) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 山田 正樹 (YAMADA, Masaki) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 三菱電機株式会社内 Tokyo (JP). 岩田 明彦 (IWATA, Akihiko) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 三菱電機株式会社内 Tokyo (JP). 畠山 善博 (HATAKEYAMA, Yoshihiro) [JP/JP]; 〒1008310 東京都千代田区丸の内二丁目 2 番 3 号 三菱電機株式会社内 Tokyo (JP).
- (74) 代理人: 大岩 増雄, 外 (OIWA, Masuo et al.); 〒6610012 兵庫県尼崎市南塚口町 2 丁目 1 4-1 Hyogo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,

[続葉有]

(54) Title: POWER SUPPLY APPARATUS

(54) 発明の名称: 電源装置



(57) Abstract: In a power supply apparatus having a straightforward switch for supplying/blocking a power to a system connected between a power supply source and a load, a combination of a first single-phase inverter connected in parallel with the system, a second single-phase inverter connected in series with the system, and DC output means connected to the DC side of the first and second inverters can compensate for variation in the system voltage during a normal state, while supplying a predetermined voltage to the load even after the system exhibits a reduced voltage below the predetermined voltage and is disconnected by the straightforward switch.

(57) 要約: 電源と負荷との間に接続され系統に対する電力の供給・遮断を行う直送スイッチを備えた電源装置において、系統に並列に接続された第一の単相インバータと、系統に直列に接続された第二の単相インバータと、前記第一及び第二の単相インバータの直流側に接続された直流出力手段を組み合わせることにより、正常時における系統電圧の変動を補償すると共に、系統が所定電圧以下に低下して直送スイッチが切り離された後でも、負荷に所定電圧を供給するようにしたものである。

WO 2005/041384 A1



DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG,

2 文字コード及び他の略語については、定期発行される各 *PCT* ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

明 細 書

電源装置

技術分野

- [0001] この発明は、電源装置に関し、特に系統に直列に直送スイッチを接続した電源装置に関するものである。

背景技術

- [0002] 従来、系統電圧の遮断、変動等を補償する電源装置として種々の回路構成のものが提案されており、例えば特開平1-222635号公報(特許文献1参照)や特開平8-223822号公報(特許文献2参照)に示されるものがある。
- [0003] 特許文献1に示される従来の無瞬断電源装置は、交流入力電圧を一旦直流に変換した後、再び交流に逆変換して出力する定電圧定周波数電源装置(CVCF)と、このCVCFをバイパスする半導体スイッチからなるバイパス回路とを備えており、正常時も電圧低下時もコンバータを通して一旦交流を直流化し、その直流をインバータで交流化する構成を採っている。このため、正常時においても常に電流が半導体を通過することとなり、ロスが常に発生すると共に、装置全体の総合効率を低下させ、冷却のために装置が大型化する問題がある。また、インバータの出力はPWM制御された矩形波が必要となるため、その平滑のために大型のフィルタが必要となるという問題があった。
- [0004] また、特許文献2に示される従来の無瞬断電源装置では、正常時には直送スイッチで商用ラインを負荷に直結しているが、商用ラインが一定電圧以下に低下した場合には、直送スイッチを切り離し、インバータと昇圧トランスを通してバッテリーの電力を負荷に供給する構成を採っている。このような構成の場合、昇圧トランスは、インバータにて発生する矩形電圧の平滑機能を備える必要があり、また商用周波数の電圧を伝達する必要があるため、電圧時間積(磁束量)の大きなものが要求されることとなり、そのため大型で高価なシステムとなる問題があった。
- [0005] 特許文献1:特開平1-222635号公報
特許文献2:特開平8-223822号公報

発明の開示

発明が解決しようとする課題

- [0006] この発明は、上述のような課題を解決するためになされたもので、2種類の単相インバータの出力を組み合わせることにより、正常時における系統電圧の変動を補償すると共に、系統が所定電圧以下に低下して直送スイッチが切り離された後でも、負荷に所定電圧を供給するようにした電源装置を提供するものである。

課題を解決するための手段

- [0007] この発明に係る電源装置は、電源と負荷との間に接続され系統に対する電力の供給・遮断を行う直送スイッチと、前記負荷に並列に接続された第一の単相インバータと、前記負荷に直列に挿入された第二の単相インバータと、前記第一及び第二の単相インバータの直流側に接続された直流出力手段を備えたものである。

発明の効果

- [0008] この発明の電源装置によれば、単相インバータの組み合わせにより、増電圧・減電圧補償を行うと共に、停電時の電圧補償が可能となり、いかなる電圧の状態においても負荷に安定した電圧を供給できる効果を有する。

発明を実施するための最良の形態

- [0009] 実施の形態1.

図1は本発明の実施の形態1に係る無瞬断電源装置の概略構成図を示している。図1において、電源1は通常、系統電圧 V_0 を有する商用交流電源であり、リレー等の機械式スイッチからなる直送スイッチ3を介して負荷2へ直接電力を供給している。上記負荷2には、それぞれの交流側端子が上記負荷と並列関係に挿入された第一の単相インバータ4と、上記負荷と直列関係に挿入された第二の単相インバータ5とが接続されている。この第一の単相インバータ4の直流側端子はコンデンサC1を介してDC-DCコンバータ6が、また第二の単相インバータ5の直流側端子はコンデンサC2を介してDC-DCコンバータ7がそれぞれ接続され、これら各DC-DCコンバータ6、7の他方端は例えばバッテリー8等のエネルギー蓄積手段に共通に接続されている。上記DC-DCコンバータ6、7とエネルギー蓄積手段8との組み合わせは直流出力

手段として把握されるものであり、後述するように各種変形例が存在する。

- [0010] ここで単相インバータ4、5は単相ブリッジ接続された例えばMOSFETからなる半導体素子と、各素子に逆並列接続されたダイオードとからなる周知の構成であってよく、またDC-DCコンバータ6、7は、入力された直流電圧をMOSFETや制御ICからなるスイッチング回路により交流化し、更にトランスにより電圧変換したものを整流して入力とは異なる直流電圧を得るようにした周知の構成を用いることができる。また、9は平滑フィルタ、10は電圧異常低下検出回路を示している。なお、直送スイッチ3はリレー等の機械式スイッチ以外にサイリスタ等の半導体スイッチで構成してもよい。
- [0011] 以下、図1の無瞬断電源装置の動作について図2を参照しながら説明する。正常時においては、直送スイッチ3が閉じており、電源1から系統電圧 V_0 が直接負荷へ供給されている。また、単相インバータ4、5を整流器として働かせ、DC-DCコンバータ6、7を通してバッテリー8を充電している。なお、図示していないが、損失を少なくするために、単相インバータ5の交流側端子を別のリレーで短絡しておき、単相インバータ4だけでバッテリー8を充電してもよい。
- [0012] 次に、電源1が停電したり、図2(a)のように時刻 t_0 において系統電圧 V_0 が異常に低下した場合の電圧補償動作について説明する。まず、電圧異常低下検出回路10が働いてリレー3を切り離すようにするが、リレー3は電流が零にならないとアークが発生して電流が継続してしまうため、電流を零に制御する必要がある。そこで、第一の単相インバータ4によって電圧 V_1 をPWM制御し、平滑フィルタ9によって平滑化して、系統 V_0 と同じ電圧を出力するようにする。これによりリレーの両端には電圧が印加されなくなり、その後、電流が零となった時点でリレーが完全に開放される。
- [0013] リレーが切り離されると、各単相インバータ4、5は完全なインバータ動作をするようになり、インバータ4、5にはバッテリー8からDC-DCコンバータ6、7を通して電圧 V_1 、 V_2 の直流電圧が印加されている。この場合、電圧 V_1 は電圧 V_2 より大きな値に設定されており、また $V_1 + V_2$ が大略 V_0 の最大絶対電圧値(100V交流の場合は141V)になるように設定されている。時刻 t_1 において、単相インバータ4、5は入力電圧 V_1 、 V_2 に見合った出力電圧 V_{B1} 、 V_{B2} を出力し、この出力電圧は互いに重畳され、図2(a)に示すように擬似正弦波電圧を発生し負荷に供給し始める。すなわち、第一

の単相インバータ4と第二の単相インバータ5との出力パターンの組み合わせにより、 V_2 、 $V_1 - V_2$ 、 V_1 、 $V_1 + V_2$ の4種類の電圧が発生し、この4つの組み合わせにより、擬似正弦波を形成することができる。

- [0014] 図2(a)中、 VB_1 、 VB_2 のそれぞれの波形と、 $VB_1 + VB_2$ の波形とから出力電圧の重畳によって擬似正弦波が作成されることが明らかである。なお、図2(b)中には、 $V_1 : V_2$ の電圧関係によって得られる典型的な出力パターンを示しており、 $V_1 : V_2 = 3 : 1$ の場合には、各電圧レベル間の変化は同じような擬似正弦波となる。

一方、 $V_1 : V_2 > 3 : 1$ の場合には、中間電圧が間延びした擬似正弦波となる。以上のようにして、系統が所定電圧以下に低下して直送スイッチが切り離された後でも、負荷に所定電圧を供給するいわゆる電圧補償動作を行うことができる。

- [0015] 次に、図3を参照しながら系統電圧が低下もしくは増加した場合の電圧増減動作について説明する。図中、 V_o は系統電圧で、時間と共に低下しており、また、 V_d は負荷に掛かる電圧で、 VB_1 と VB_2 の波形と対照して示してある。

ここでは、時刻 t_0 にて電圧の異常(低下)を検出し始め、例えば時刻 t_1 から電圧を補償する場合について示している。時刻 t_1 から第二の単相インバータ5を負荷電圧が増加するように動作させる。それにより、負荷に供給される電圧の波高値は正常な系統電圧時のそれとほぼ等しくなる。図4にはいろいろなパターンでの増電圧波形を示している。

- [0016] 図4のAは正常時の系統電圧(破線)と電圧低下時の系統電圧 V_o が示されている。Bは低下した系統電圧の全域に VB_2 の電圧を均等に加算した場合の波形を示している。この場合、負荷に印加される電圧の実効値は正常時よりもやや大きめの値が得られる。Cは、正弦波の立ち上がり部分の途中から一定幅だけ VB_2 を加算した例が示されている。この場合、 VB_2 を出力するパルス幅を調整することにより、負荷への実効電圧は正常時の値と一致させることも可能であり、実効値が重要となる負荷にとっては非常に都合がよい。なお、B、Cの例では波形の最大値は正常の値と一致した例を示している。Dは波形の最大値が正常時の値より大きい場合の例を示している。この場合、負荷への実効電圧を調整するためにパルス幅をAおよびBより比較的狭く設定するとよい。更に、E、F、Gは、負荷への波形の最大値が一定となるよう、 VB_2

の電圧をコントロールした場合の例(幅は一定)を示している。これにより、波形の最大値が重要な意味を持つ負荷に対して、確実に波形の補償が可能となる。

[0017] 一方、図5には、系統電圧 V_o が所定値以上に増大した場合における種々のパターンでの減電圧波形を示している。図5のAは正常時の系統電圧(破線)と電圧増加時の系統電圧 V_o が示されている。Bは低下した系統電圧の全域に VB_2 の電圧を均等に減算した場合の波形を示している。この場合、負荷に印加される電圧の実効値は正常時よりもやや小さめの値が得られる。Cは、正弦波の立ち上がり部分の途中から一定幅だけ VB_2 を減算した例が示されている。この場合、幅を調整することにより、負荷への実効電圧は正常時の値と一致させることも可能であり、実効値が重要となる負荷にとっては非常に都合がよい。なお、B、Cの例では波形の最大値は正常の値と一致した例を示している。Dは波形の最大値が正常時の値より大きい場合の例を示している。この場合、負荷への実効電圧を調整するためにパルス幅をAおよびBより比較的狭く設定するとよい。E、Fは、負荷への波形の最大値が一定となるよう、 VB_2 の電圧をコントロールした場合の例を示している。これにより、波形の最大値が重要な意味を持つ負荷に対して、確実に波形の補償が可能となる。

[0018] 実施の形態2.

図6は本発明の実施の形態2を示す図1の変形例であり、第二の単相インバータ5を直接バッテリー8に接続した以外は図1と全く同一のものである。電圧補償動作すなわち電圧増減動作は実施の形態1と同一である。このような構成とすれば、第二の単相インバータ5の入力電圧 V_2 が一定となるため、上述した $V_1:V_2$ の比を細かく設定することは出来ないものの、DC-DCコンバータ7を省略することにより、構成が簡単、安価になる特徴がある。

[0019] 実施の形態3.

図7は本発明の実施の形態3に係る無瞬断電源装置の変形例を示す。

図1、図6においては、第二の単相インバータ5の接続位置は第一の単相インバータ4と負荷2との間であったが、図7では第二の単相インバータ5の位置は系統電源1と第一の単相インバータ4との間である。このような構成では、以下の動作が前述の実施の態様と異なってくる。すなわち、まず、系統の電圧が低下しリレーがオフ動作に

入ったときにリレー電流を零に制御するモードにおいて、前述の実施の態様では、第一の単相インバータ4のみでPWM制御等を行っていたが、この実施の形態では、第一の単相インバータ4と第二の単相インバータ5の出力電圧の合計がリレーに印加されることとなり、各出力電圧を個別に制御することによって、きめ細かくリレー電流を制御することができるため、確実にかつ高速にリレーを開放することが可能となる。

[0020] 次に、リレー3が開放し、負荷の補償の電圧を供給するときには、第一の単相インバータ4のみが動作する。このとき単相インバータ4をPWM制御すれば、平滑フィルタ9の作用によって正弦波を出力することができる。また、PWM制御しなければ、矩形波を出力することが可能となる。これにより、実施の態様1、2のように第二の単相インバータ5を経由しないため、効率の良い装置が得られる。

なお、上記実施の形態1〜3の無瞬断電源装置においては、増減電圧動作時、電圧補償動作時に、各単相インバータ4、5の直流電圧 $V1$ 、 $V2$ の電圧が所定の関係からずれる可能性がある。それは、各インバータ4、5の出力総電流が一致しないからである。それを補正するために、DC-DCコンバータ6、7を以下のように動作させる。

[0021] 増電圧動作時には、必ず $V2$ の電圧はより低下しようとする。そこで図1の例ではDC-DCコンバータ6から一旦バッテリー8にエネルギーを送り、DC-DCコンバータ7を経由して $V2$ にエネルギーを補給する。その場合、 $V1$ の電圧は急激に低下しようとするが、系統電圧の瞬時値が $V1$ より高いときに、単相インバータ4をオンすることにより、エネルギーを系統から $V1$ へと供給することができる。反対に、減電圧動作時には、 $V2$ の電圧はより増加しようとするが、DC-DCコンバータ7から一旦バッテリー8を経由し、DC-DCコンバータ6を経由して $V1$ にエネルギーを供給する。 $V1$ に送られたエネルギーは単相インバータ4を通して、 $V1$ が系統電圧の瞬時値より高い時間帯に単相インバータ4をオンすることにより系統にエネルギーを返送する。

[0022] 増電圧・減電圧動作において、図6に示す実施の形態2の場合にも同様の動作をするが、 $V2$ へのエネルギーの流入・流出はバッテリー8がバッファとして受け持つことになるから、電圧そのものはバッテリー電圧で支配される。バッテリー8のエネルギー変化が全体で零になるように、DC-DCコンバータ6によって $V1$ にエネルギーを流出入し、また系統に流出入する。図7も図6の場合と同様な動作をする。このように、DC

—DCコンバータを用いてバッテリー8に電流を蓄積せずまたはバッテリー電流を消費しない動作をすることにより、バッテリー実効電流を低下し劣化を防止できる効果がある。

なお、このDC—DCコンバータによるエネルギー流出入作用は、上記した電圧補償動作中においても機能させることができ、例えば実施の形態1(図1)ではDC—DCコンバータ6、7を、また、実施の形態2(図6)では、DC—DCコンバータ6を用いて上記V1、V2を安定化させるように動作させることにより、所定の補償電圧波形を維持できるものである。

[0023] 実施の形態4.

本発明の形態4を図8について説明する。この形態においては、形態1における単相インバータ4部分が単相インバータ4a、4b、4cにて構成されている。図8において、4cの直流電源VB4はバッテリー8から双方向性DC—DCコンバータ6aを通して安定化されている。また、前記VB4と単相インバータ5、4a、4bの直流電源VB1、VB2、VB3は双方向性DC—DCコンバータ7aによって安定化されている。それにより単相インバータ4a、4b、4cの出力電圧は常に特定の関係となるようDC—DCコンバータ7aによって制御されている。

[0024] 図9は、単相インバータ4a、4b、4cの出力電圧の関係およびその合計の出力レベルの一例を記載している。単相インバータ4a:4b:4cの出力電圧が1:2:4の関係(A)から1:3:9の関係(J)までの10種類について示している。1:3:9の関係の場合には、最も多くの出力レベルを出すことができ、図10にその場合の電圧パターンと正弦波出力時の波形イメージを示している。これにより、最大で13段階のレベル変更が可能となるため、比較的細かい波形制御ができ擬似正弦波を生成することができる。図11はさらに各出力レベルの間でPWM制御を施した場合の例であり、PWM制御は各出力レベルの変化を最小単位とし、レベルを上げ下げする頻度によって平均的な波形をコントロールすることができる。このような制御を施すことにより、VB2—VB4までの全体の電圧波形は非常にきめ細かいものとなり、平滑フィルタ9は従来の場合に比べて格段に小さな容量で済む。

[0025] 次に、系統が正常時の動作について説明する。系統が正常時には、単相インバー

タ4a、4b、4cは無効電力補償装置として動作する。その動作を図12に示す。図12(a)は負荷が遅れ負荷、すなわち系統電圧 V_0 に対して、負荷電流 I_d の位相が遅れて動作する場合を示している。ここで、単相インバータ4a、4b、4cは、系統の電流 I_0 が系統の電圧 V_0 と同じ位相になるよう電流 I_x を系統に流し込む動作を行う。すなわち、 I_x が単相インバータ4a、4b、4cから系統に流れ込むように、各出力レベルをコントロールし、またはPWM制御を施し、平滑フィルタの効果によって I_x を滑らかにする。これにより、系統電流と系統電圧とは位相が一致するようになるので、系統から見ると力率1の負荷が接続されているように見え、無効電力を補償できることとなり、また高調波成分による系統への逆流を防止することができる。更に、系統に流れる電流の実効値を低下することができるため、ケーブル等の損失が低下するものである。

[0026] 図12(b)は、整流器負荷が接続された場合の動作例である。(a)の場合と同様に、単相インバータ4a、4b、4cは系統に力率1の電流 I_0 が流れるよう、電流 I_x を系統に流し込む。単相インバータ4a、4b、4cではきめ細かい波形の制御が可能であるため、整流器負荷等の電流変化が激しい場合でも、系統に力率1の電流 I_0 が確実に流れるよう制御することが可能である。これは、フィルタ9が小さな容量で済むことにより制御系のゲインを上げることができることによる。このような動作においては、単相インバータ4a、4b、4cへ流入出する電流の量は異なる場合がほとんどであり、VB2ーVB4の電圧関係は容易に崩れてしまう。これを補正するために、先に説明したように、DCーDCコンバータ7aを動作させ、DCーDCコンバータ7aがVB2ーVB4の電圧がそれぞれ所定の値を保つようにエネルギーをやりとりする。

[0027] 次に、単相インバータ5部分は実施の形態1における単相インバータ5と同じであり、従って、増電圧・減電圧機能における単相インバータ5の動作は実施の形態1と同じである。なお、増電圧・減電圧時にVB1の電圧の変化は、DCーDCコンバータ7aによって、VB4にエネルギーを流入出させることによって安定化させる。VB4に送られたエネルギーは、単相インバータ4a、4b、4cによる電流制御により系統に流出入する。なお、先に示した無効電力補償制御と、増電圧・減電圧制御を同時に行うことも可能である。増電圧機能と無効電力補償制御を同時に行うときは、無効電力分を補償する I_x より低めの電流を系統に流入させればよい。また減電圧機能と無効電力

制御を同時に行うときは、無効電力分を補償する I_x より高めの電流を系統に流入させればよい。

[0028] 次に、実施の形態4における電圧補償時の動作について図13を参照して説明する。図中、パターン(a)はPWM制御を併用しない場合を、パターン(b)はPWM制御を併用する場合の波形図を示している。今、時刻 t_0 にて系統電圧の低下を検出し、リレーをオフにすると同時に、リレーの電流を零に制御するように、系統電圧と同じ電圧を単相インバータ4a、4b、4cに発生させる。それにより、リレーの電流が次第に零に向かい、やがてリレーが完全に開放する。このときの状態をパターン(a)のTaにより現わしている。この動作において、単相インバータ4a、4b、4cの出力電圧を、PWM制御を併用することにより、よりきめ細かく制御するとパターン(b)のTcのようになり、リレーの電流を高速に零とすることができる。リレーが完全に開放した以降、時刻 t_1 から負荷に補償の出力を供給する。負荷に供給する出力は、単相インバータ5、4a、4b、4cを使って供給することが可能である。この場合の波形をTb、Tdで示している。

[0029] 上記単相インバータ5、4a、4b、4cの制御方法としてはいくつかのパターンが考えられる。例えば、単相インバータ5:4a:4b:4cの関係を1:3:9:27となるようDC-DCコンバータ7aにて制御すれば、最大40レベルの出力にて正弦波を形成できるため、ほとんど連続した波形出力を得ることができる。また、図14に示すように、5:4a:4b:4c=0.5:1:3:9とし、単相インバータ5をPWM制御すれば、フィルタ9による平滑作用も併せて、よりきめ細かい電圧波形を出力することができる。なお、このとき単相インバータ5の比率は0.5以上であっても、PWMにより波形を調整すれば同様な効果が得られる。その波形例は図13に示されている。5:4a:4b:4cの電圧関係の選び方はいろいろ考えられ、図9の中のいずれかのパターンであれば同様の効果を奏する。補償動作中においても、単相インバータの直流電源の電圧に流出入する電流のアンバランスは容易に生じるから、これを補正するためにDC-DCコンバータ7aが動作することは言うまでもない。

[0030] 実施の形態5.

図15は本発明の実施の形態5を示す回路図であり、上記実施の形態4(図8)の変形例である。DC-DCコンバータ6aがなく、第一の単相インバータ4aを直接バッテリー

一8に接続した以外は図8と全く同一のものであり、従って電圧増減動作、電圧補償動作は実施の形態4と同一である。このような構成とすれば、単相インバータ4aは9種類の電圧比を持つ最も大きな電圧の単相インバータであり、エネルギーの流出入も最も大きい。そのため、特に補償時においてDC-DCコンバータ6aを通らずにバッテリー8から直接エネルギーを取り出せるので非常に効率が良くなり、その結果、装置が小形軽量となる効果を有する。

[0031] 実施の形態6.

図16は本発明の実施の形態6を示す回路図であり、上記実施の形態4(図8)の変形例である。DC-DCコンバータ7aがバッテリーから直接接続されている以外は図8と全く同じである。バッテリー8の電圧は通常一定であるから、単相インバータ5、4a、4bの電圧のコントロールが容易となり、無駄の無いDC-DCコンバータ7aの設計が可能なり、装置が小形軽量となる特徴がある。

[0032] 実施の形態7.

図17は本発明の実施の形態7を示す回路図であり、それぞれの単相インバータ5、4a、4b、4cの直流電源にはバッテリー8d、8a、8b、8cがそれぞれ接続されており、また、DC-DCコンバータ11は単相インバータ5、4a、4b、4cに共通に挿入され、それぞれの直流電圧の安定化が保たれている。しかし、各バッテリーへの電流の流入にアンバランスが生じると、バッテリーの電圧の上がり過ぎや下がり過ぎが生じてしまい、結果的に単相インバータ5、4a、4b、4cの電圧の関係も崩れてしまう。そのため、DC-DCコンバータ11により、バッテリーへの入力電流のアンバランスを補正するよう、各バッテリー間でエネルギーのやりとりを行う。これにより、バッテリーへの電流の流入のバランスがとれ、安定した動作を行うことができる。

[0033] 実施の形態8.

図18は本発明の実施の形態8を示す回路図であり、単相インバータ5の位置が系統と単相インバータ4a、4b、4cのインバータ群の間に挿入された場合の例である。この構成においては、リレー電流を零にするために制御において単相インバータ5、4a、4b、4cの4つを使えるのでよりきめ細かい電流制御が可能となる。また、リレー開放後の補償動作時点では負荷への電圧の供給は単相インバータ4a、4b、4cのみで行

うこととなり、そのときの電流が単相インバータ5を経由しないので、損失の発生が少なく、装置効率が増加し、小形軽量化が図れる効果を有する。

なお、上述の各実施形態においては、無瞬断電源装置を例にとりて説明したが、系統電圧の遮断、変動等を補償するその他の電源装置にも適用できるのは言うまでもなく、またエネルギー蓄積手段としてバッテリー8を用いた例を説明したが、これに限らず、電気重層コンデンサなどのコンデンサや、太陽光発電、燃料電池などの直流を発電する装置、更には風力などの交流を発電した後に直流に変換する装置などが代替的に用いられるものである。

図面の簡単な説明

- [0034] [図1]本発明の実施の形態1に係る無瞬断電源装置の概略構成図である。
- [図2]図1に示す無瞬断電源装置の電圧補償動作についての説明図である。
- [図3]図1に示す無瞬断電源装置の電圧増減動作についての説明図である。
- [図4]図1に示す無瞬断電源装置の増電圧波形のパターンを示す図である。
- [図5]図1に示す無瞬断電源装置の減電圧波形のパターンを示す図である。
- [図6]本発明の実施の形態2に係る無瞬断電源装置の変形例を示す回路図である。
- [図7]本発明の実施の形態3に係る無瞬断電源装置の変形例を示す回路図である。
- [図8]本発明の実施の形態4に係る無瞬断電源装置の変形例を示す回路図である。
- [図9]本発明の実施の形態4において、単相インバータ群を構成する各インバータの出力電圧の関係およびその合計の出力レベルの一例を記載した図表である。
- [図10]本発明の実施の形態4において、電圧パターンと正弦波出力時の波形イメージの関係の一例を示す図である。
- [図11]本発明の実施の形態4において、各出力レベルの間でPWM制御を施した場合の例を示す図である。
- [図12]本発明の実施の形態4において、単相インバータ群を無効電力補償装置として動作させた場合の波形図である。
- [図13]本発明の実施の形態4において、電圧補償動作を行う場合の波形説明図である。
- [図14]本発明の実施の形態4において、各インバータの動作と出力波形の関係を示

す波形図である。

[図15]本発明の実施の形態5に係る無瞬断電源装置の変形例を示す回路図である

。

[図16]本発明の実施の形態6に係る無瞬断電源装置の変形例を示す回路図である

。

[図17]本発明の実施の形態7に係る無瞬断電源装置の変形例を示す回路図である

。

[図18]本発明の実施の形態8に係る無瞬断電源装置の変形例を示す回路図である

。

符号の説明

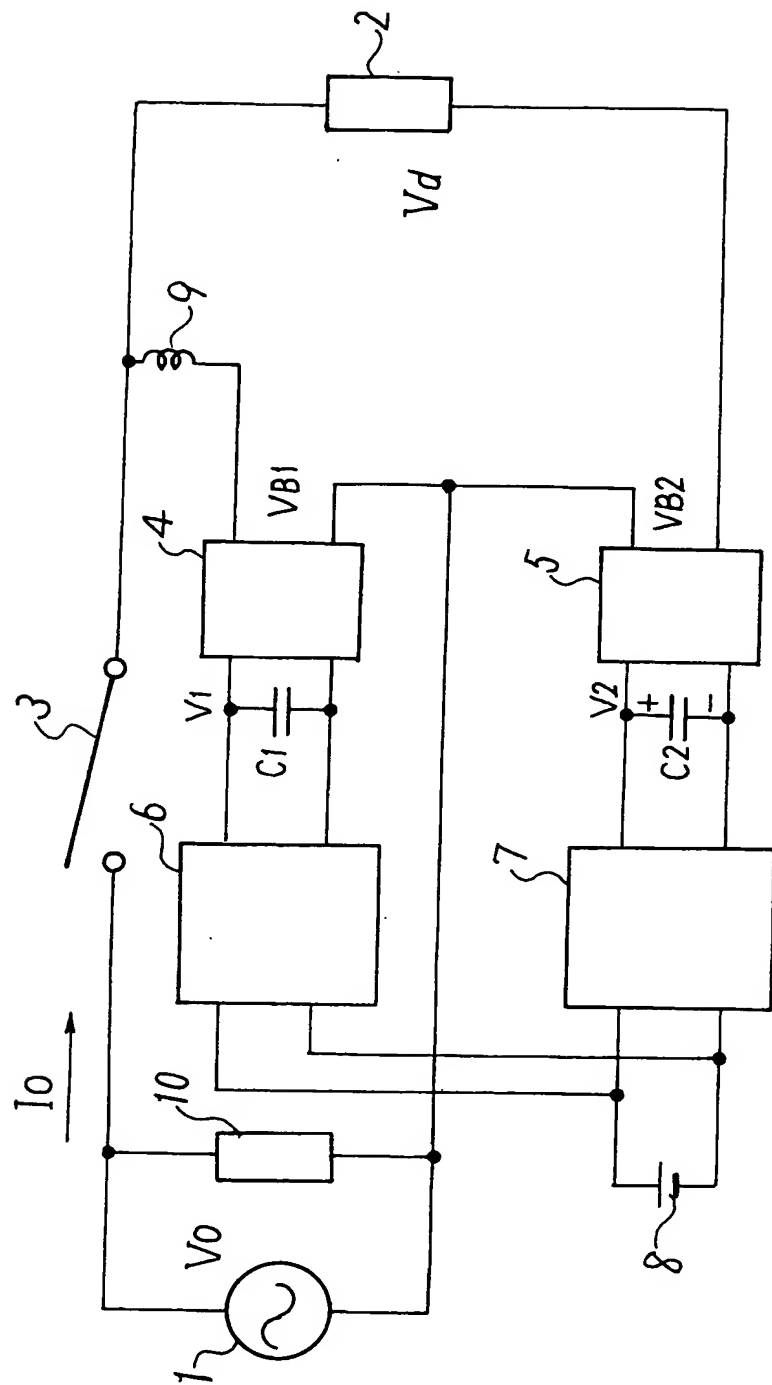
- [0035]
- | | |
|-----------------|-----------------|
| 1 交流電源 | 2 負荷 |
| 3 直送スイッチ | 4 第一の单相インバータ |
| 5 第二の单相インバータ | 6、6a DC-DCコンバータ |
| 7、7a DC-DCコンバータ | 8 バッテリー |

請求の範囲

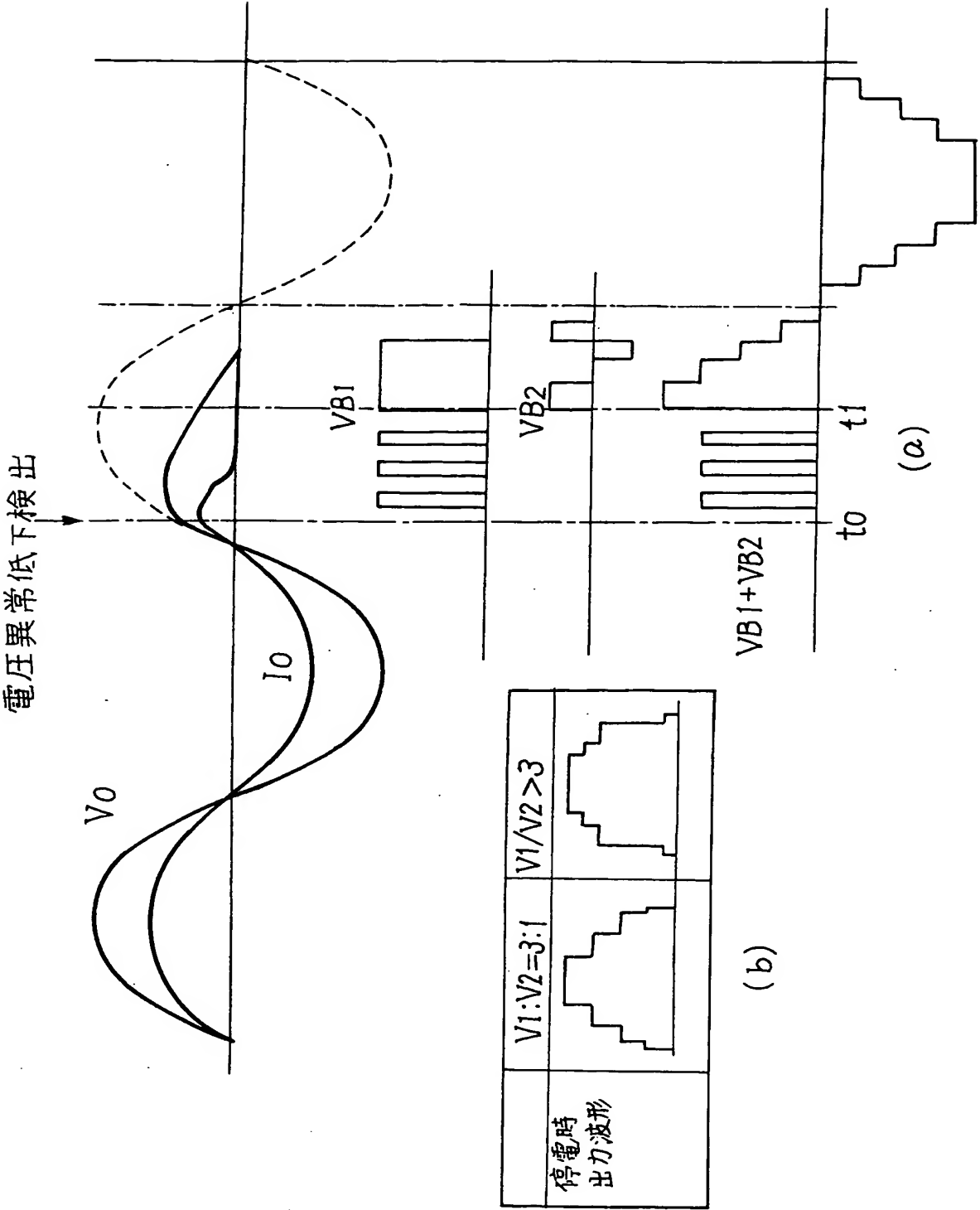
- [1] 電源と負荷とを結ぶ系統に直列に接続され、電源から負荷に対する電力の供給および遮断を行う直送スイッチと、前記系統に並列に接続された第一の単相インバータと、前記系統に直列に接続された第二の単相インバータと、前記第一及び第二の単相インバータの直流側に接続された直流出力手段を備えたことを特徴とする電源装置。
- [2] 前記第二の単相インバータは前記第一の単相インバータと負荷との間に接続されたことを特徴とする請求項1記載の電源装置。
- [3] 前記直流出力手段は、DC-DCコンバータとエネルギー蓄積手段により構成されたことを特徴とする請求項1に記載の電源装置。
- [4] 前記第一及び第二の単相インバータはそれぞれ異なる出力電圧が互いに重畳して前記負荷に供給されるように接続したことを特徴とする請求項1に記載の電源装置。
- [5] 前記第一及び第二の単相インバータは、系統電圧が低下し、直送スイッチが切り離された以降において、両者の出力電圧の組み合わせによって複数の出力レベルを持つ電圧波形からなる擬似正弦波を形成し、負荷に出力することを特徴とする請求項1に記載の電源装置。
- [6] 前記第二の単相インバータは、正常運転時の系統電圧変動に対し、その出力電圧のパルス幅あるいは電圧値を制御することにより、上記変動分を補償する電圧を系統に重畳するようにしたことを特徴とする請求項1に記載の電源装置。
- [7] 前記第一及び第二の単相インバータの少なくとも一方は、DC-DCコンバータを通してエネルギー蓄積手段に接続され、上記DC-DCコンバータを介して前記第一及び第二の単相インバータ間においてエネルギーの授受を行うようにしたことを特徴とする請求項3に記載の電源装置。
- [8] 前記第一の単相インバータは互いに直列接続された複数のインバータ群から構成されたことを特徴とする請求項1に記載の電源装置。
- [9] 前記第一の単相インバータを構成する複数の単相インバータが保有する直流電源の電圧の関係は、少なくとも2つは1:2もしくは1:3であることを特徴とする請求項8に記載の電源装置。

- [10] 前記第一の単相インバータは、正常時の無効電力を補償するような電流を系統に流し出入するように制御されることを特徴とする請求項8あるいは請求項9に記載の電源装置。
- [11] 前記第二の単相インバータは、その直流電圧が第一の単相インバータ群のうち最も小さな電圧を出力する単相インバータの直流電圧の0.5あるいはそれ以上としてPWM制御することを特徴とする請求項8に記載の電源装置。
- [12] 前記第二の単相インバータは、その直流電圧が系統電圧の低下・増加量に応じて、上記DC-DCコンバータによって変化されることを特徴とする請求項7に記載の電源装置。
- [13] 前記第二の単相インバータは前記第一の単相インバータと電源との間に接続されたことを特徴とする請求項1に記載の電源装置。
- [14] 前記第一の単相インバータは、系統電圧が低下し、直送スイッチが切り離された以降において、複数の出力レベルを持つ電圧波形からなる擬似正弦波を形成し、負荷に出力することを特徴とする請求項13に記載の電源装置。
- [15] 前記直送スイッチは機械式リレーあるいは半導体スイッチで構成されたことを特徴とする請求項1に記載の電源装置。

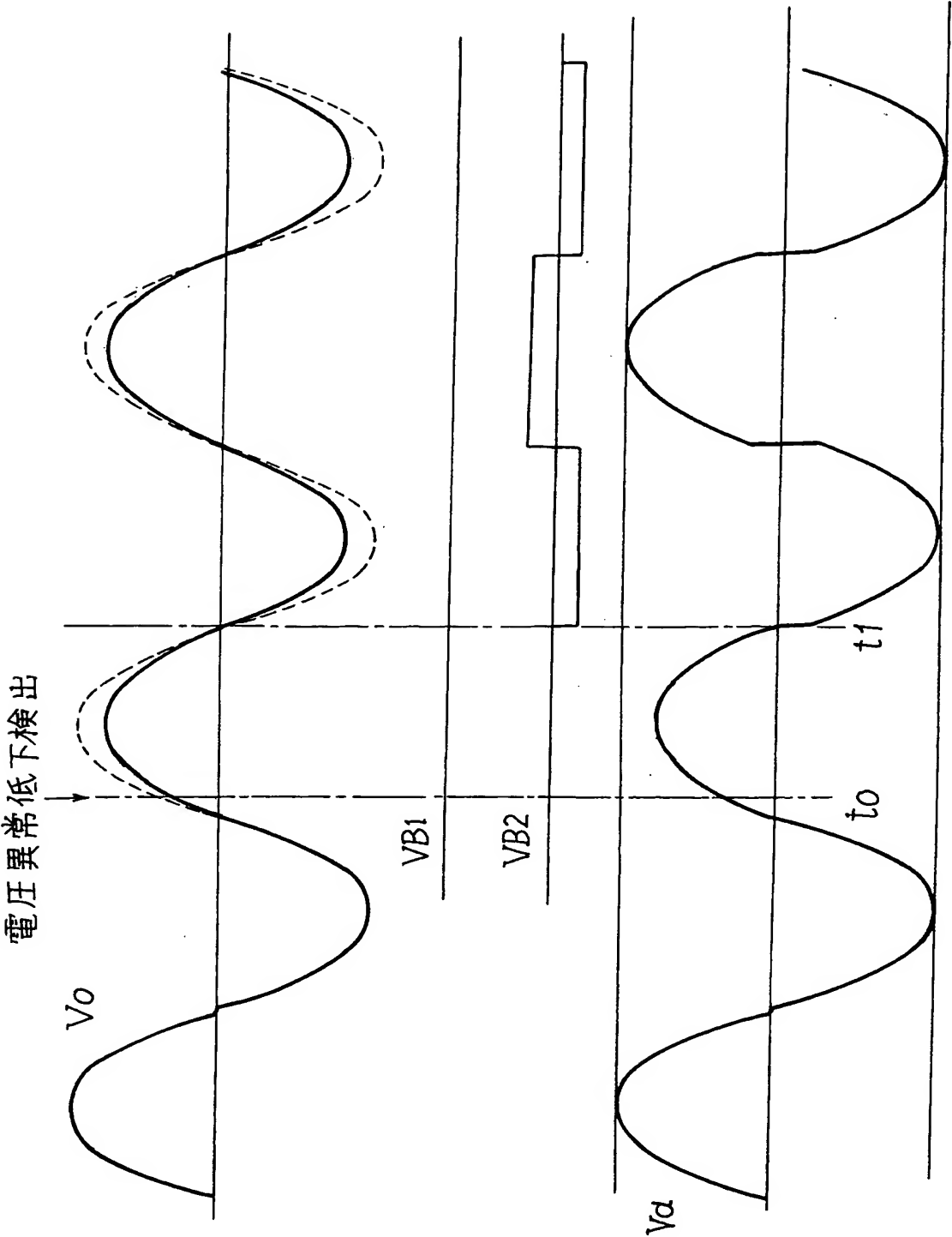
[図1]



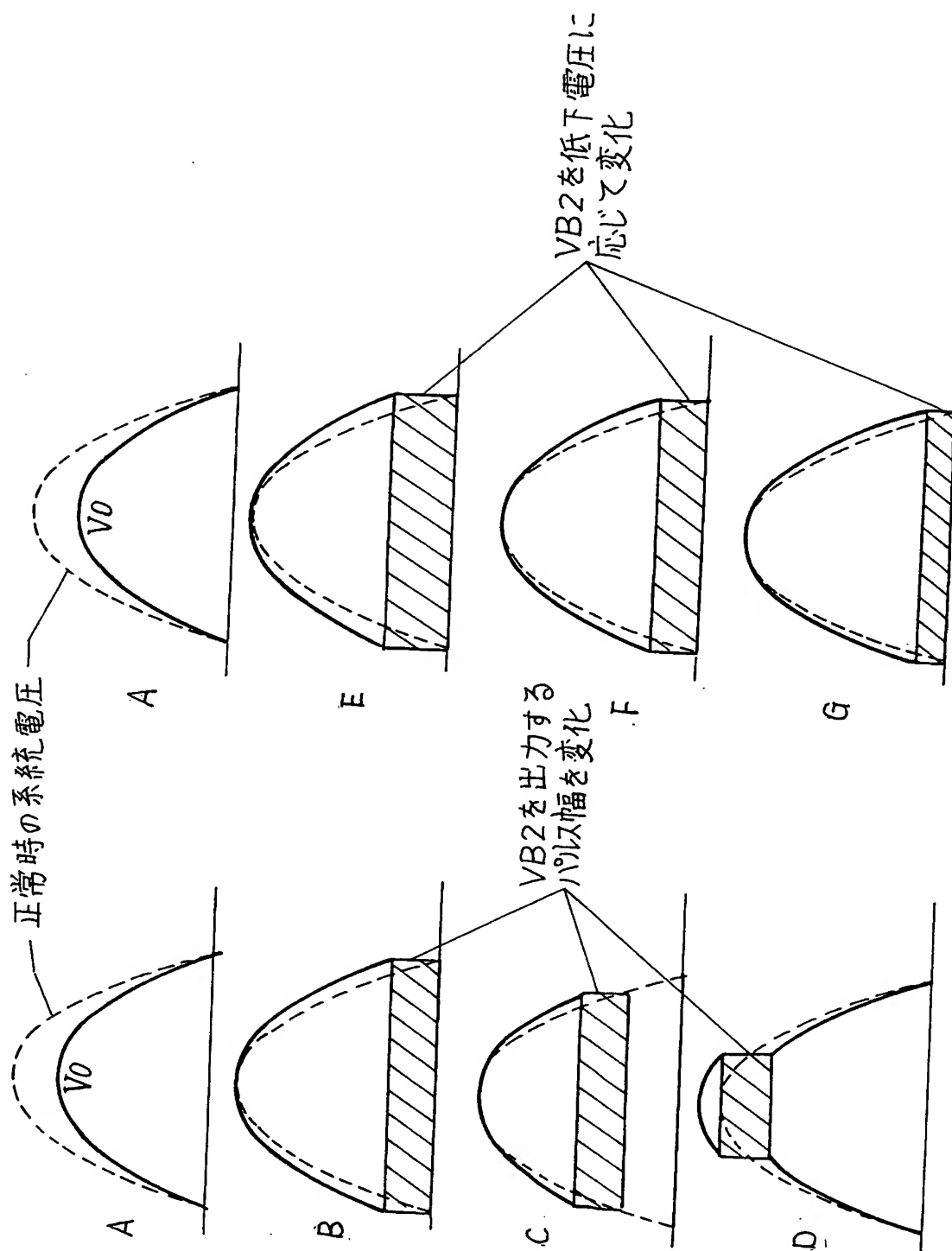
[図2]



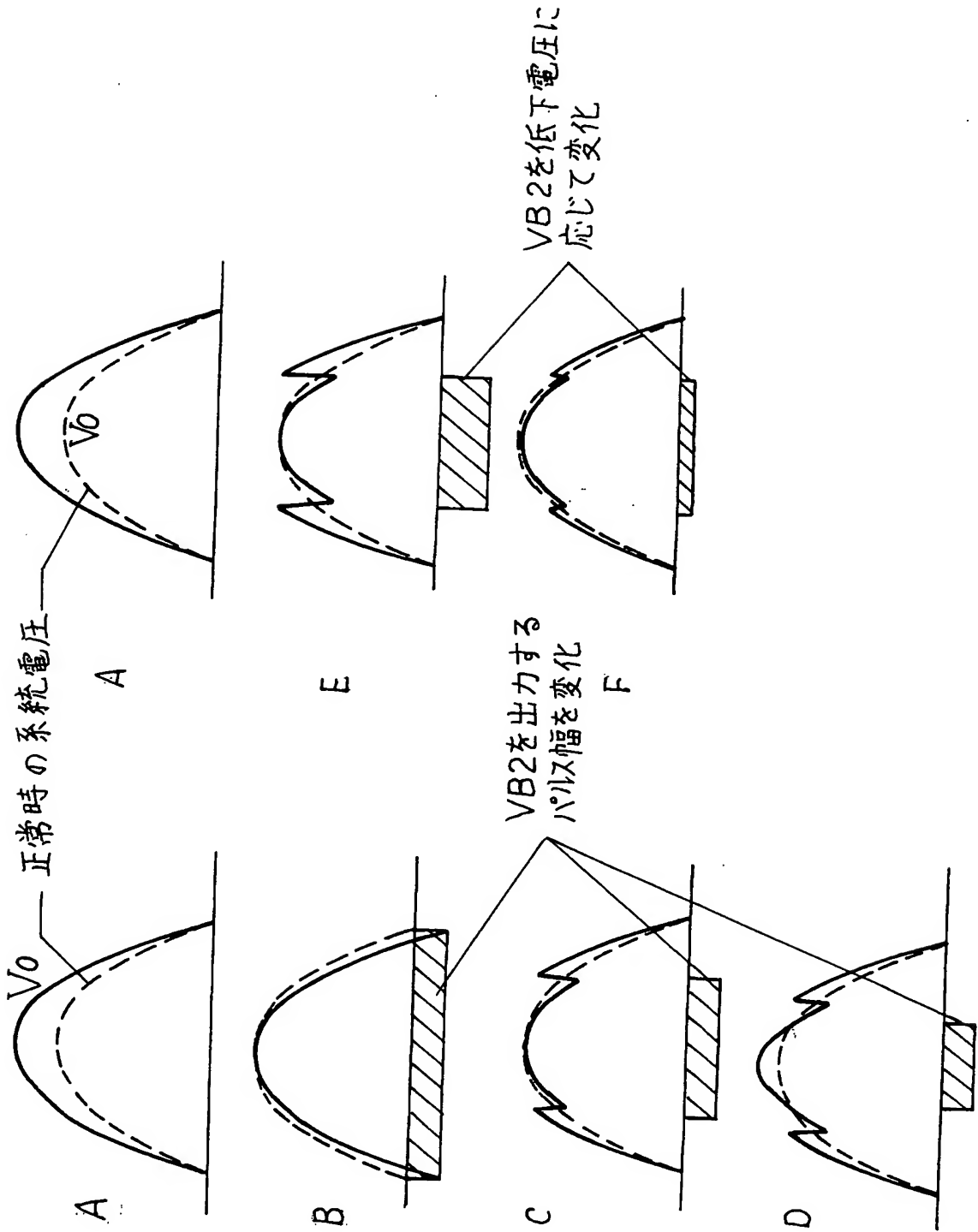
[図3]



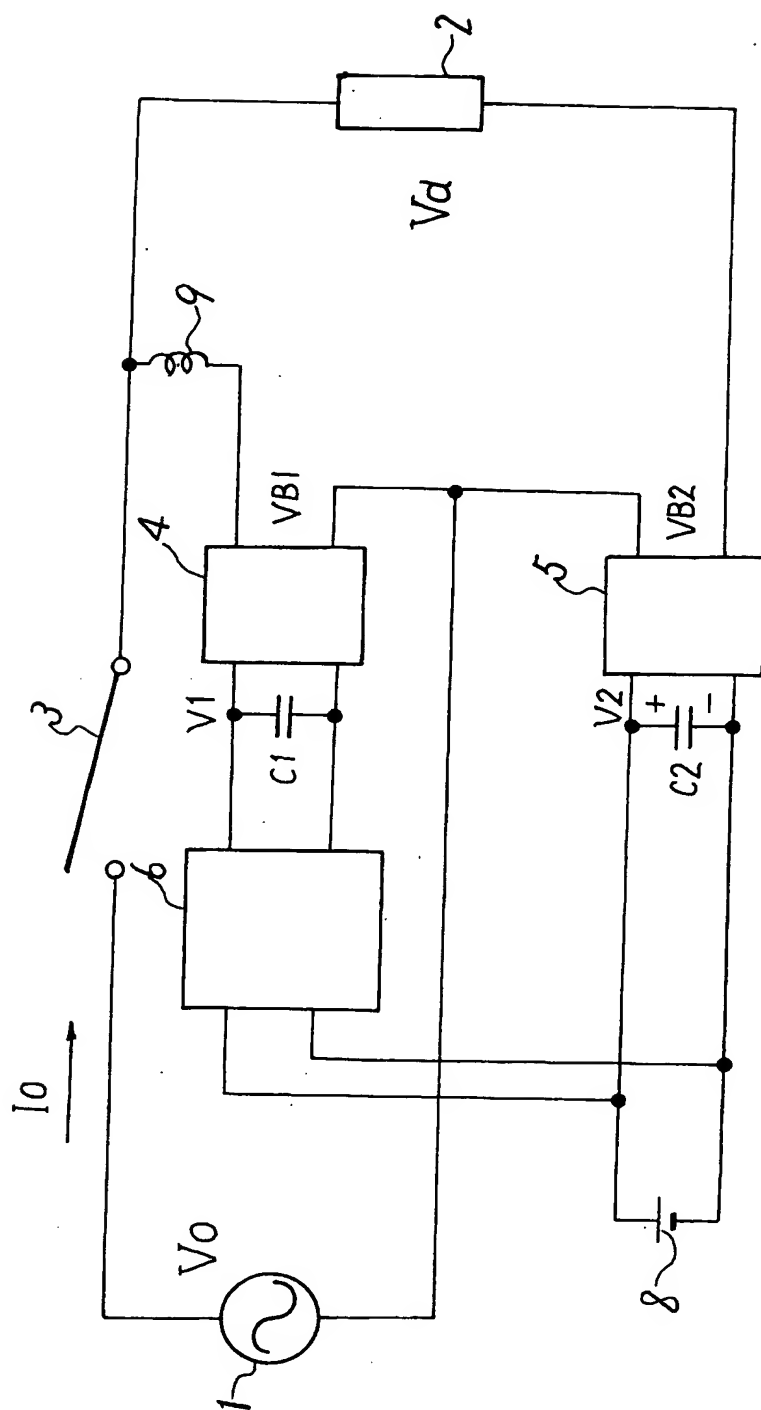
[図4]



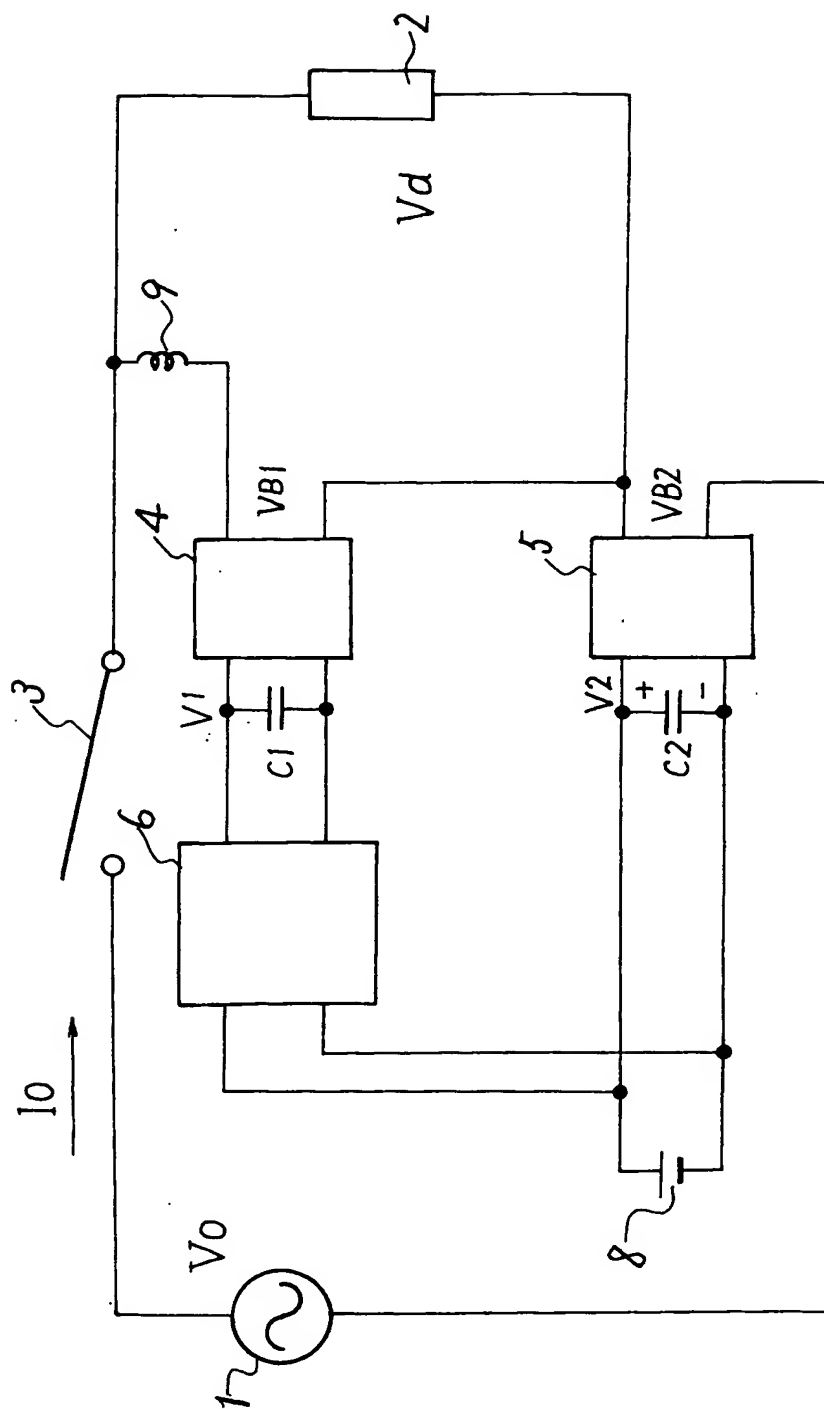
[図5]



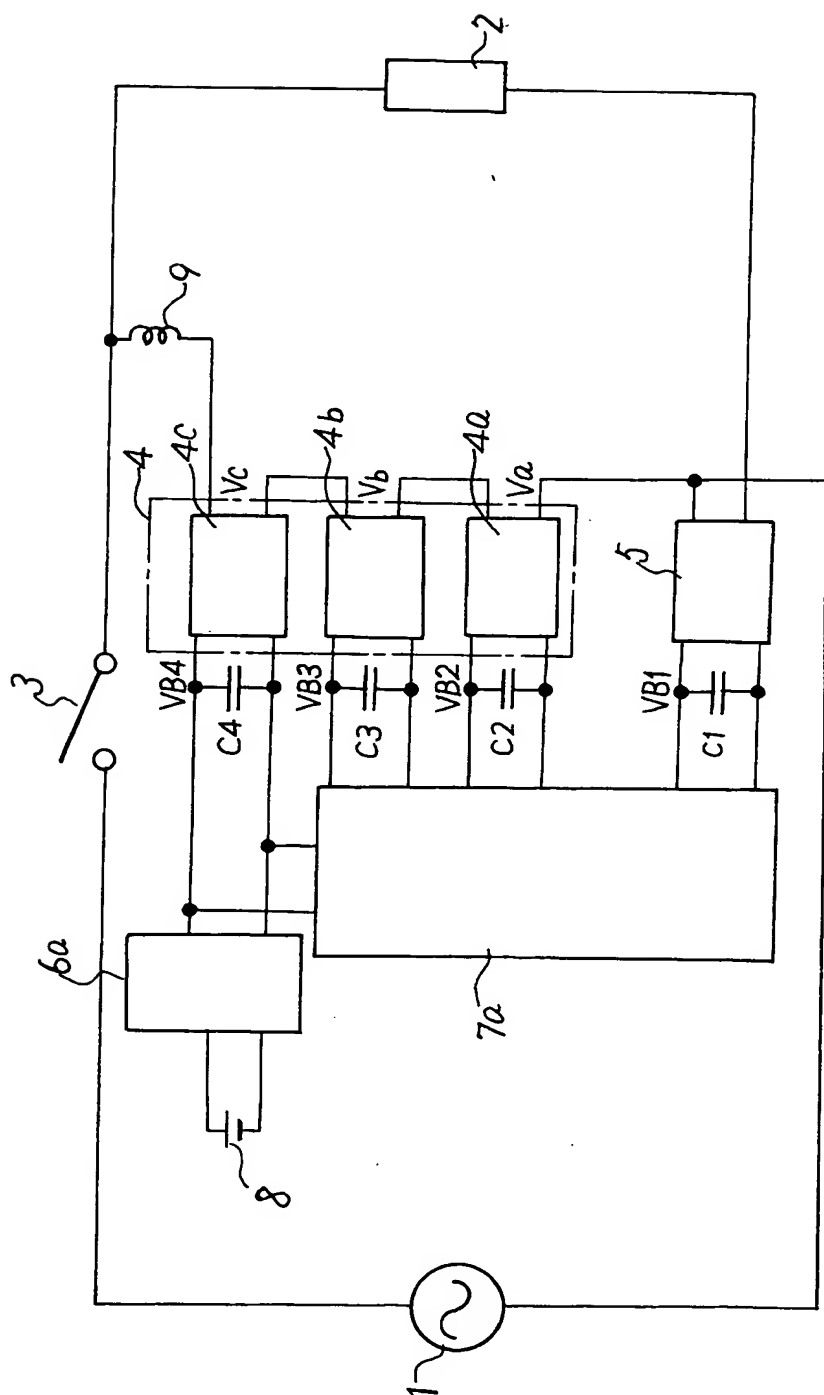
[図6]



[図7]



[図8]



[図9]

A				
1	2	4		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
0	1	0	2	
1	1	0	3	
0	0	1	4	
1	0	1	5	
0	1	1	6	
1	1	1	7	

B				
1	2	5		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
0	1	0	2	
1	1	0	3	
-1	0	1	4	
0	0	1	5	
1	0	1	6	
0	1	1	7	
1	1	1	8	

C				
1	2	6		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
0	1	0	2	
1	1	0	3	
0	-1	1	4	
-1	0	1	5	
0	0	1	6	
1	0	1	7	
0	1	1	8	
1	1	1	9	

D				
1	2	7		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
0	1	0	2	
-1	-1	1	4	
0	-1	1	5	
-1	0	1	6	
0	0	1	7	
1	0	1	8	
0	1	1	9	
1	1	1	10	

E				
1	3	4		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
0	1	0	3	
1	1	0	4	
-1	0	1	5	
0	1	1	6	
1	1	1	7	
0	1	1	8	

F				
1	3	5		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
1	1	0	4	
0	0	1	5	
-1	0	1	6	
0	1	1	7	
1	1	1	8	
0	1	1	9	

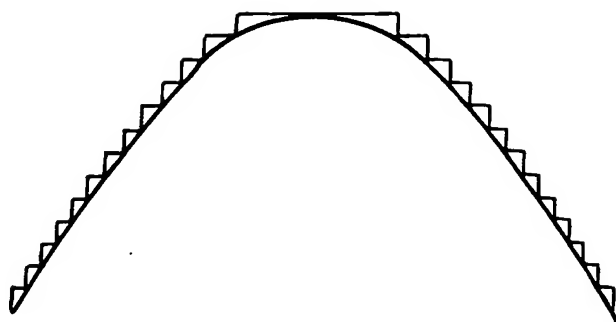
G				
1	3	8		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
0	1	0	3	
1	1	0	4	
-1	0	1	5	
0	0	1	6	
1	0	1	7	
-1	1	1	8	
0	1	1	9	
1	1	1	10	

H				
1	3	7		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
0	1	0	3	
1	1	0	4	
-1	-1	1	5	
0	0	1	6	
1	0	1	7	
-1	1	1	8	
0	1	1	9	
1	1	1	10	

I				
1	3	8		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
0	1	0	3	
1	1	0	4	
0	-1	1	5	
1	-1	1	6	
-1	0	1	7	
0	0	1	8	
1	0	1	9	
-1	1	1	10	
0	1	1	11	
1	1	1	12	

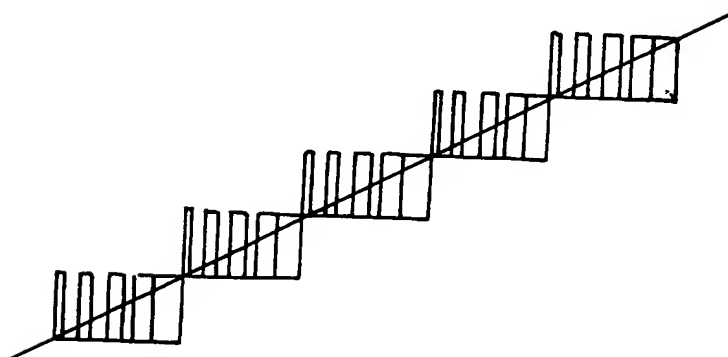
J				
1	3	9		
V_a	V_b	V_c	$L^{\wedge}L$	
0	0	0	0	
1	0	0	1	
-1	1	0	2	
0	1	0	3	
1	1	0	4	
-1	-1	1	5	
0	-1	1	6	
1	-1	1	7	
-1	0	1	8	
0	0	1	9	
1	0	1	10	
-1	1	1	11	
0	1	1	12	
1	1	1	13	

[図10]

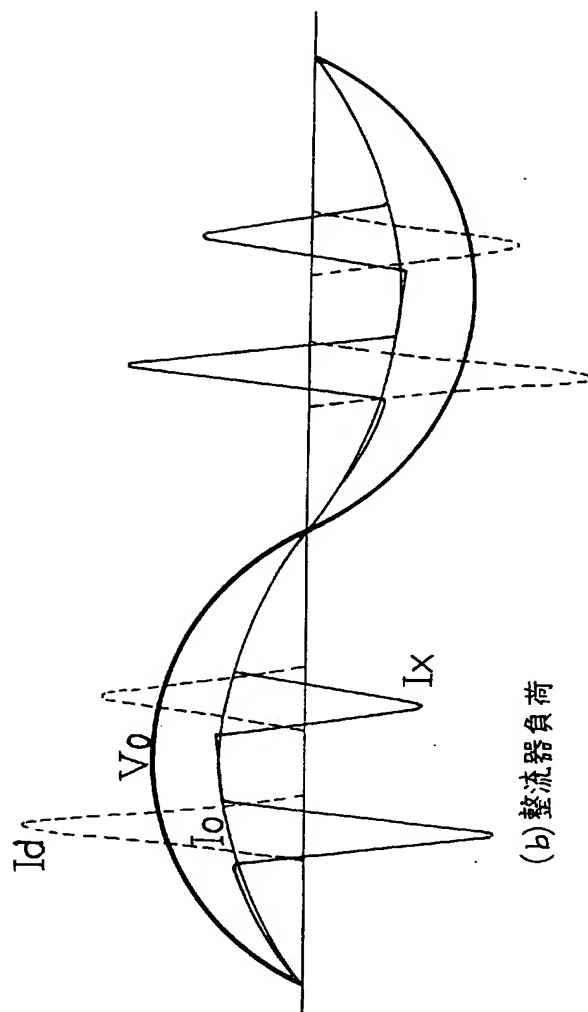
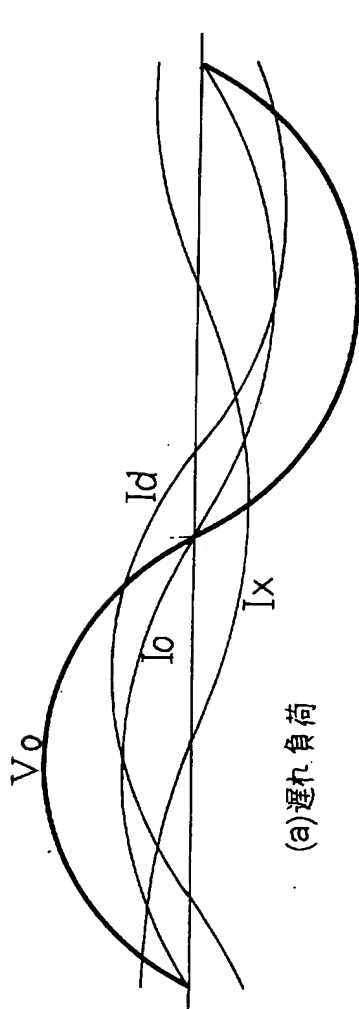


1	3	9	
Va	Vb	Vc	レベル
0	0	0	0
1	0	0	1
-1	1	0	2
0	1	0	3
1	1	0	4
-1	-1	1	5
0	-1	1	6
1	-1	1	7
-1	0	1	8
0	0	1	9
1	0	1	10
-1	1	1	11
0	1	1	12
1	1	1	13

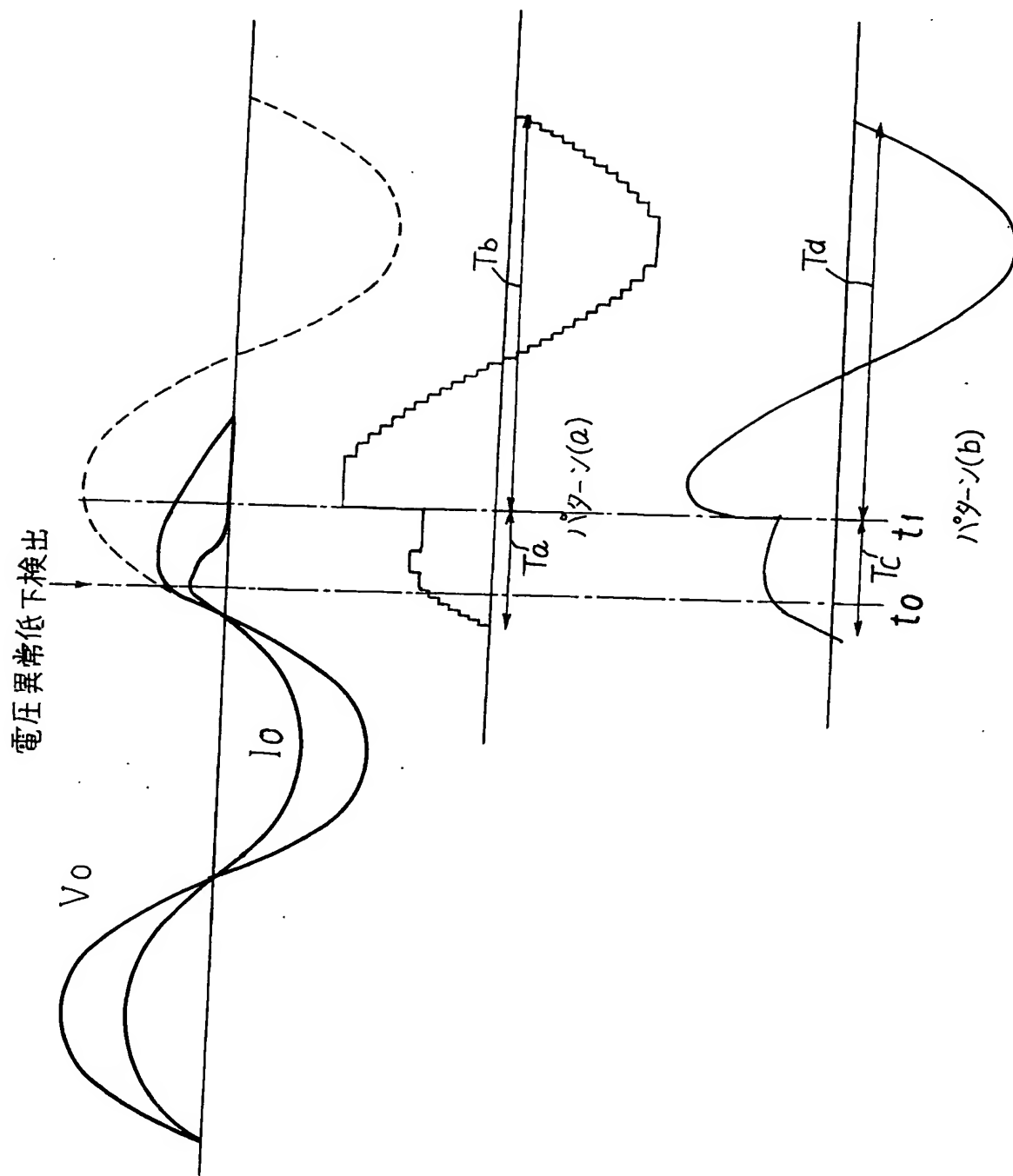
[図11]



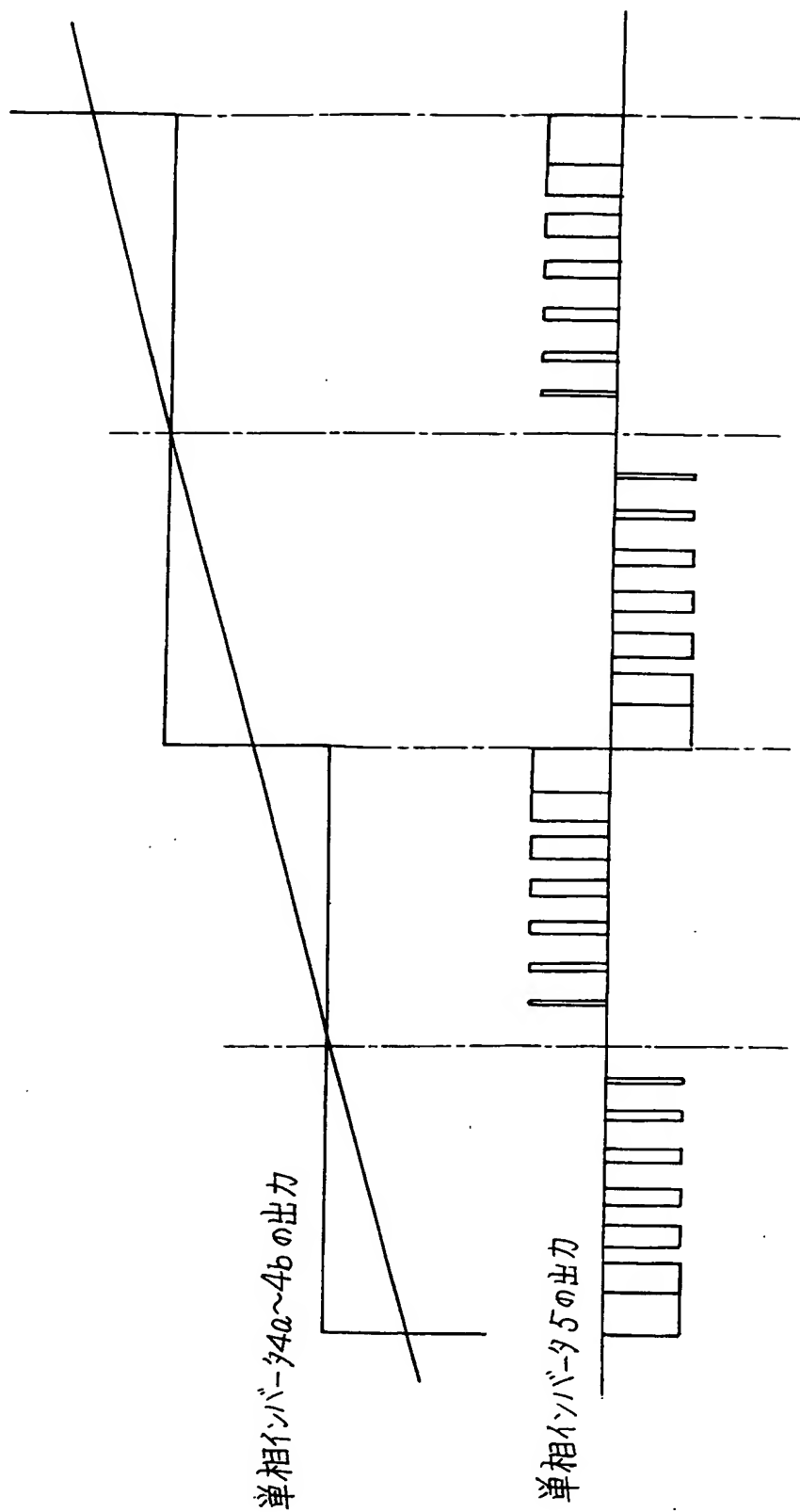
[図12]



[図13]

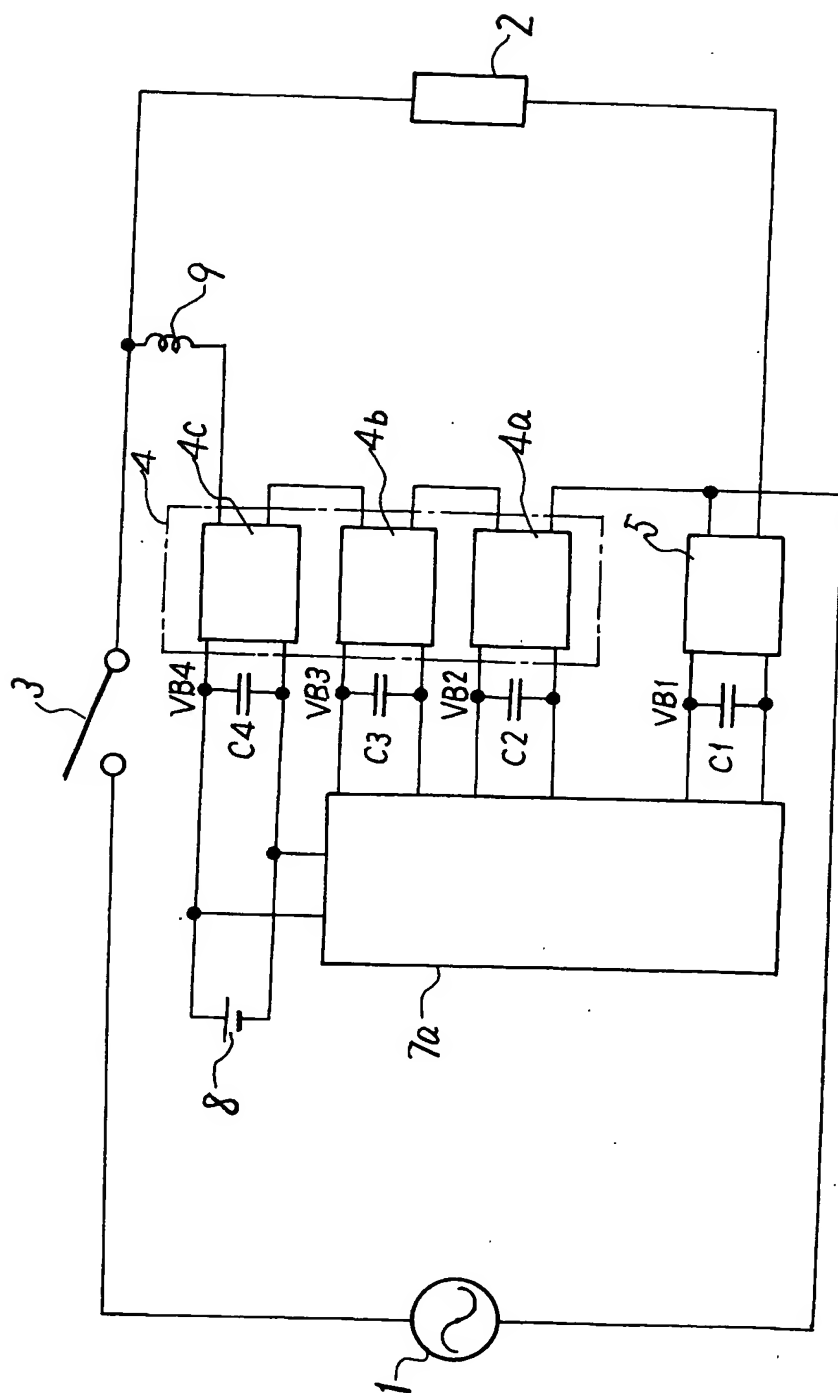


[図14]

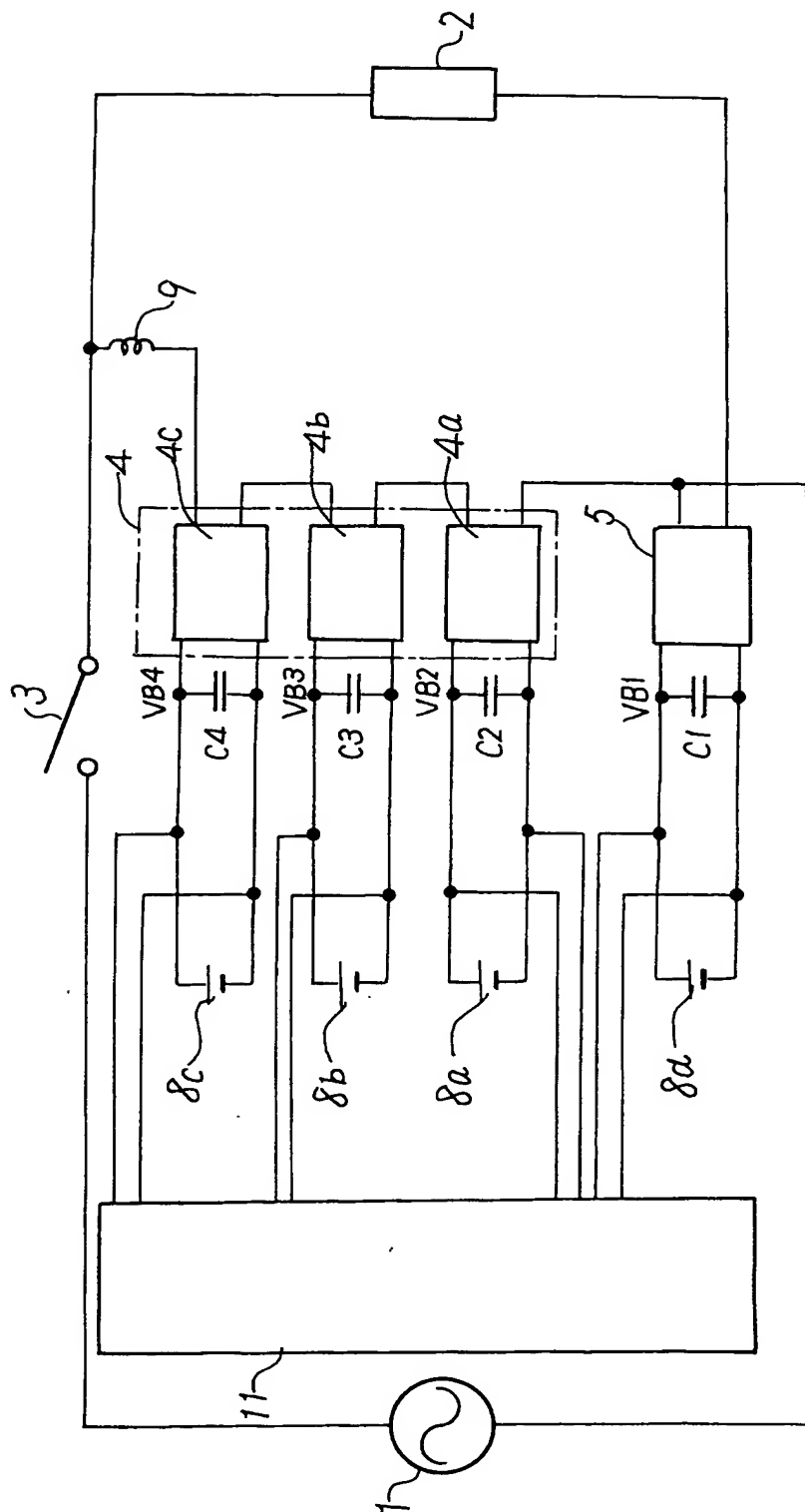


5:4a:4b:4c=0.5:1:3:9の場合

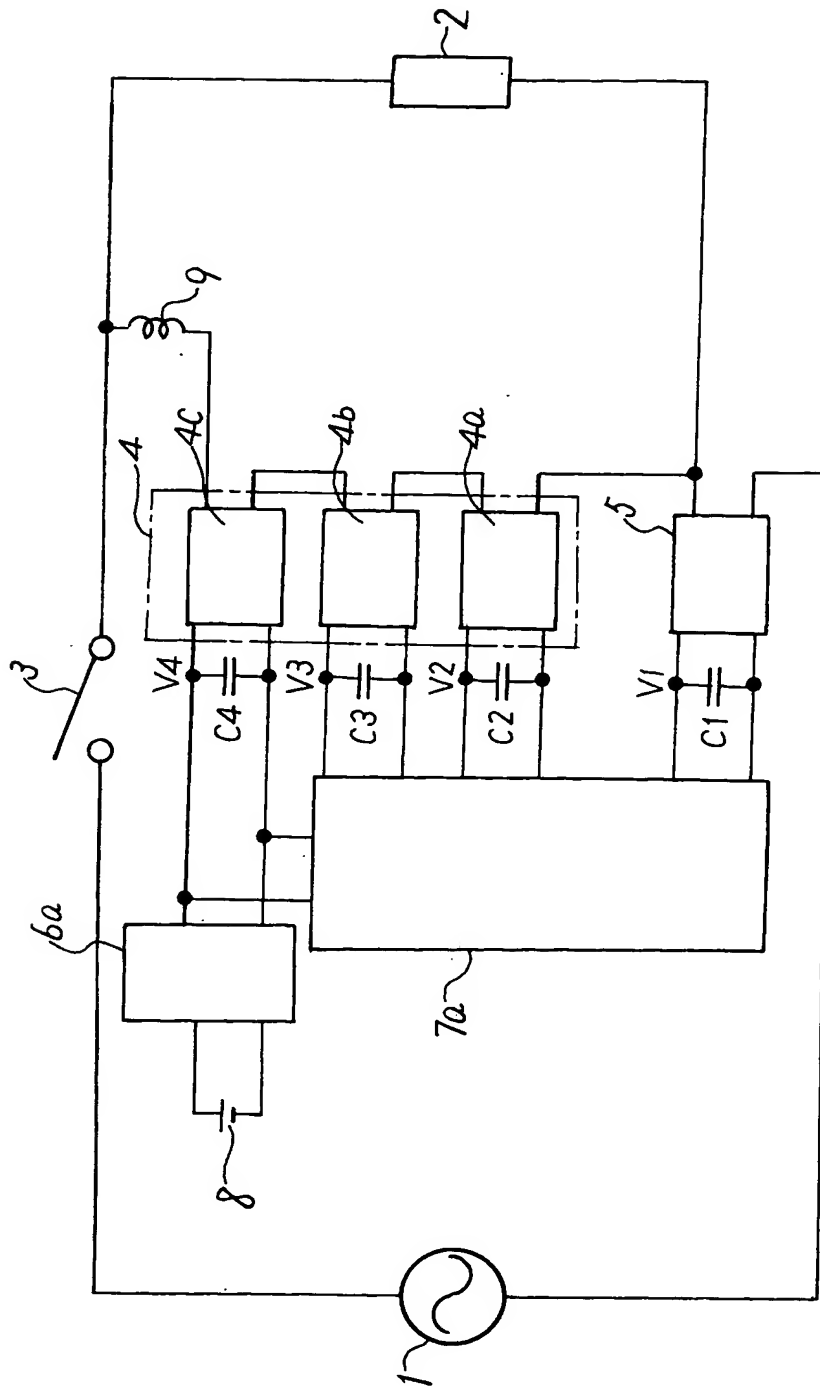
[図15]



[図17]



[図18]



INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/015851

A. CLASSIFICATION OF SUBJECT MATTER

Int.Cl⁷ H02J9/06

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

Int.Cl⁷ H02J9/00-9/06, H02M7/42

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Jitsuyo Shinan Koho 1922-1996 Toroku Jitsuyo Shinan Koho 1994-2004

Kokai Jitsuyo Shinan Koho 1971-2004 Jitsuyo Shinan Toroku Koho 1996-2004

Electronic data base consulted during the international search (name of data base and, where practicable, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
Y A	JP 11-178216 A (Hitachi, Ltd.), 02 July, 1999 (02.07.99), Par. No. [0007]; Fig. 1 (Family: none)	1-3, 6, 13, 15 4, 5, 7-12, 14
Y A	JP 11-178244 A (Hitachi, Ltd.), 02 July, 1999 (02.07.99), Par. No. [0015] (Family: none)	1-3, 6, 13, 15 2-15
Y A	JP 2001-286078 A (Tokyo Gas Co., Ltd.), 12 October, 2001 (12.10.01), Par. Nos. [0002] to [0008]; Fig. 9 (Family: none)	2 1, 3-15

☒ Further documents are listed in the continuation of Box C.☐ See patent family annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier application or patent but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art

"&" document member of the same patent family

Date of the actual completion of the international search
02 December, 2004 (02.12.04)Date of mailing of the international search report
21 December, 2004 (21.12.04)Name and mailing address of the ISA/
Japanese Patent Office

Authorized officer

Facsimile No.

Telephone No.

INTERNATIONAL SEARCH REPORT

International application No.

PCT/JP2004/015851

C (Continuation). DOCUMENTS CONSIDERED TO BE RELEVANT

Category*	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	JP 2003-289672 A (Toshiba Corp.), 10 October, 2003 (10.10.03), Par. Nos. [0018] to [0020]; Figs. 1, 2 (Family: none)	1-15

A. 発明の属する分野の分類 (国際特許分類 (IPC))

Int. Cl. 7, H02J9/06

B. 調査を行った分野

調査を行った最小限資料 (国際特許分類 (IPC))

Int. Cl. 7 H02J9/00-9/06
H02M7/42

最小限資料以外の資料で調査を行った分野に含まれるもの

日本国実用新案公報	1922-1996年
日本国公開実用新案公報	1971-2004年
日本国登録実用新案公報	1994-2004年
日本国実用新案登録公報	1996-2004年

国際調査で使用した電子データベース (データベースの名称、調査に使用した用語)

C. 関連すると認められる文献

引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
Y A	JP 11-178216 A (株式会社日立製作所) 1999.07.02 段落【0007】、図1 (ファミリーなし)	1-3, 6, 13, 15 4, 5, 7-12, 14
Y A	JP 11-178244 A (株式会社日立製作所) 1999.07.02 段落【0015】 (ファミリーなし)	1-3, 6, 13, 15 2-15
Y A	JP 2001-286078 A (東京瓦斯株式会社) 2001.10.12 段落【0002】～【0008】、図9 (ファミリーなし)	2 1, 3-15

☒ C欄の続きにも文献が列挙されている。☐ パテントファミリーに関する別紙を参照。

* 引用文献のカテゴリー

「A」 特に関連のある文献ではなく、一般的技術水準を示すもの
「E」 国際出願日前の出願または特許であるが、国際出願日後に公表されたもの
「L」 優先権主張に疑義を提起する文献又は他の文献の発行日若しくは他の特別な理由を確立するために引用する文献 (理由を付す)
「O」 口頭による開示、使用、展示等に言及する文献
「P」 国際出願日前で、かつ優先権の主張の基礎となる出願

の日の後に公表された文献

「T」 国際出願日又は優先日後に公表された文献であって出願と矛盾するものではなく、発明の原理又は理論の理解のために引用するもの

「X」 特に関連のある文献であって、当該文献のみで発明の新規性又は進歩性がないと考えられるもの

「Y」 特に関連のある文献であって、当該文献と他の1以上の文献との、当業者にとって自明である組合せによって進歩性がないと考えられるもの

「&」 同一パテントファミリー文献

国際調査を完了した日

02.12.2004

国際調査報告の発送日

21.12.2004

国際調査機関の名称及びあて先

日本国特許庁 (ISA/JP)
郵便番号100-8915
東京都千代田区霞が関三丁目4番3号

特許庁審査官 (権限のある職員)

右田 勝則

5 T

3 4 5 8

電話番号 03-3581-1101 内線 6822

C (続き) 関連すると認められる文献		
引用文献の カテゴリー*	引用文献名 及び一部の箇所が関連するときは、その関連する箇所の表示	関連する 請求の範囲の番号
A	J P 2003-289672 A (株式会社東芝) 2003. 10. 10 段落【0018】～【0020】、 図1, 2 (ファミリーなし)	1-15